

PATENT ABSTRACTS OF JAPAN

(11)Publication number : 63-268376

(43)Date of publication of application : 07.11.1988

(51)Int.Cl.

H04N 5/208

(21)Application number : 62-101913

(71)Applicant : HITACHI LTD

(22)Date of filing : 27.04.1987

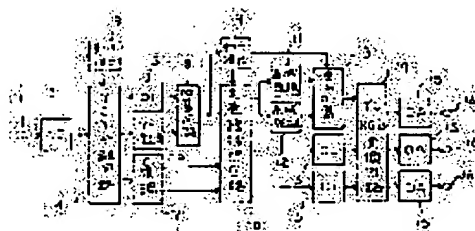
(72)Inventor : OKUDA AKIHIDE
NAKAGAWA HIMIO
HIRANO YASUHIRO

(54) VIDEO SIGNAL PROCESSING CIRCUIT

(57)Abstract:

PURPOSE: To improve the picture quality of animation mode as keeping high resolution in the picture quality of a still picture mode, by providing a high range emphasizing circuit for the animation mode and that for the still picture mode, and performing the weight adding calculation on the outputs of the above two circuits corresponding to their motion quantities.

CONSTITUTION: A YCYH separation circuit 4 separates and outputs a Y signal, a C signal, and an HH signal by switching an inter-frame arithmetic operation, an inter-field arithmetic operation, an interline arithmetic operation, and frequency separation, etc., based on the motion quantity. A motion detection circuit 9 detects the motion quantities by taking the inter-two frame difference and the inter-frame difference, etc., of a Y and inputs them to a scanning line interpolation circuit 10 and a weight addition circuit 13. The scanning line interpolation circuit 10 interpolates a scanning line by switching inter-frame interpolation and inter-line interpolation. A wide band area high range emphasizing circuit 11 and a narrow band area high range emphasizing circuit 12 emphasizing the Y respectively. The weight adder circuit 13 performs addition by multiplying the outputs of the wide band area high range emphasizing circuit 11 and the narrow band area high range emphasizing circuit 12 by weight corresponding to the motion quantity.



(發明が解決しようとする問題点)

一般に禁止園モードの場合、フレーム間YIC分
割やフレーム間史産識別や高域度番号の再生
により広帯域となり、動園モードの場合ライン間
YIC分離やライン間史産識別により広帯域とな
る。

〔問題点を解決するための手段〕

上記目的は、動機セード用の高強度鋼板と静止鋼セード用の高強度鋼板を設け、動き量に応じて上記二つの鋼板の出力を適宜加算することにより達成される。

〔作用〕

第7図に本邦明の高城強固四段の基本構図を示す。第7図中、17は動を重の入力端子を、18は鉄徑番号の入力端子を、19は第8図の周波数特性をもつ広帯域高城強固四段を、20は第9図の周波数特性をもつ狭帯域高城強固四段を、21はスイツチ回段を、22は鉄徑番号の入力端子を表わす。

[illegible]

【实例例】

本発明の一実施例を第1図により説明する。第1図はR0D V Yデコーダに本発明を適用したものである。第1図中、1は読込信号入力端子を、2はR0D変換回路、3は読込検出回路、4はY C分路分取回路(復調器)を、5は読込検出回路、6はY C分路分取回路を、7は読込検出回路、8は加算回路を、9は読込検出回路を、10は差算回路を、11は正逆復調回路を、12は読込増減補間回路、13は読込増減補間回路、14はY C / R D変換回路、15はD A変換回路、16はR D信号出力端子を示す。R0D V Y信号は入力端子1を経てA

—386—

⑩日本国特許庁(JP) ⑪特許出願公開

昭63-268376

⑤Int. Cl.⁴ H 04 N 5/208
 識別記号 片内整理番号 7170-5C
 ⑥公開 昭和63年(1988)11月7日

審査請求 未請求 発明の数 1 (全6頁)

⑩発明の名称
テレビ信号処理回路

④特 限 昭62-101913

平成 6 年 昭 62(1987) 4 月 27 日

伊藤 明 著 泉 田 章 秀 神奈川県横浜市戸塚区古田町292番地 株式会社日立製作所家電研究所内

著者 中川 一三夫 神奈川県横浜市戸塚区吉田町232番地 株式会社日立製作所家電研究所内

⑨ 梶 明 孝 平 野 裕 弘 東京都国分寺市東愿ヶ丘1丁目280番地 株式会社日立製作所中央研究所内

出 版 人・株式会社日立製作所 東京都千代田区神田駿河台4丁目6番地

◎代理人 小川 勝男 外1名

性能向上し、大型化が進むにつれて、欠点も目立つようになってきた。そこで、近時技術に発達した省却型技術と半導体デバイスによって、これらの欠点をカバーしようとする研究で、更に一歩進めた高品質化を図ろうとする試みは各所で行なわれてきた。高品質化の呼称は大別して、横行多変数型方式はそのひとつ。主として交差線の番号順によって行なう D D V (Improved

TV)と、現行NTSC方式との両立性を保ちながら、信号形式の修正や、新たな信号を付加するBDTV(Extended Definition TV)がある。

る。これらの ID、V や D、V は、停止間モードと動機モードで同一の高域強調回路を用いている。以下に従来例として関連文献をあげる。

(1) 「完全同文性を有する3D??V信号方式」
テレビジョン学会誌VOL.37, No.10

-385-

